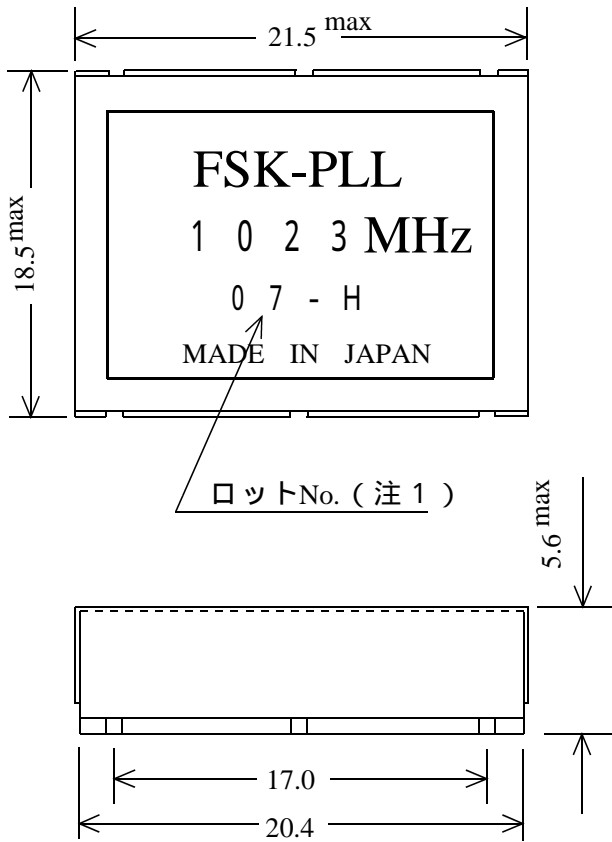
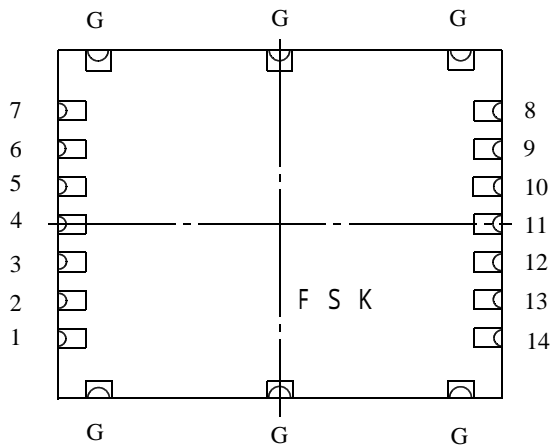
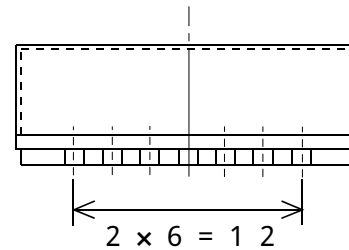
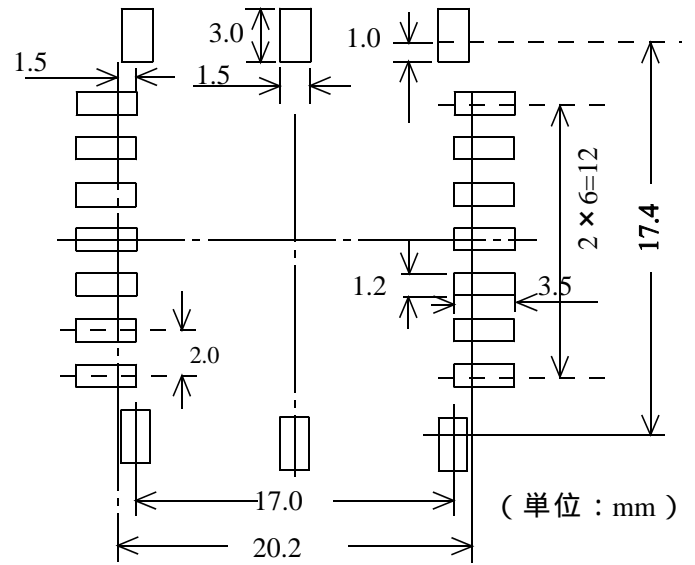


PLLモジュール外觀図

1) 外觀及び寸法図



2) 推奨パッド



3) 端子番号

- | | |
|-------------|----------------|
| 1: X-Tal | 8: Data |
| 2: GND | 9: Clock |
| 3: Vdd | 10: Strobe |
| 4: Lock Det | 11: Power Save |
| 5: GND | 12: VCO-B |
| 6: GND | 13: GND |
| 7: NC | 14: RF OUT |
- (G: GND)

注1 . ロットNo.

07: 2007 (下2桁を表示)

A: 1月 B: 2月 C: 3月 D: 4月

E: 5月 F: 6月 G: 7月 H: 8月

I: 9月 J: 10月 K: 11月 L: 12月

1	2007.08.29	PLLモジュール外觀図		
		承認	査閲	担当
		小川		