

UHF/VHF	3750MHz FSK-PLO II 仕様書
---------	------------------------------

1. 概要

本製品は PLL コントローラ内蔵の PLL 発振器モジュールです。
PLL 設定データを、ご指定の発振周波数に設定してあります。
基準発振器は内蔵しておりません。

2. 型名及び周波数

FSK-PLO II 3750MHz

3. 一般規格

標準試験条件 標準試験状態は 25 ± 5℃ 相対湿度 65 ± 10% とします。

- 外観及び形状
- 1 外観及び形状 … 外形図による。
 - 2 外観 … 変形、キズ、汚れがないこと
- その他の規格
- 1 保存温度 … -40 ~ +85℃
 - 2 動作温度範囲 … -20 ~ +70℃

4. 電気的特性

項目	略号	規 格	端子 No.
電源電圧 (VCO 部)	Vcc	5.0 ± 0.2V	3
(チャージポンプ部)	CPVdd		11
電源電圧 (ペリフェラル部)	Vdd	3.0 ± 0.2V	7
(アナログ回路部)	AVdd		4
発振周波数	RF OUT	3750MHz	1
出力レベル		+3dBm ± 2dB	
位相雑音		-65dBc/Hz 以下 @ 1kHz offset -95dBc/Hz 以下 @ 10kHz offset -115dBc/Hz 以下 @ 100kHz offset	
基準発振周波数入力	REF INPUT	発振周波数: 10MHz 入力レベル: 0 ~ +10dBm (50Ω)	5
高調波スプリアス		-15dBc 以下 (2次高調波)	
その他のスプリアス		-65dBc 以下	
消費電流		Vcc + CPVdd: 30mA 以下 Vdd + AVdd: 20mA 以下	
Vt モニター	Vt MON	VCO の制御電圧監視出力 (50kΩ)	6
Lock Det	Lock Det	PLL の同期状態監視 (同期時 H)	9

記号	変更内容	作図	承認	品 名	発行日	2017.11.07
				FSK-PLO2 3750MHz 仕様書	SA4-0765	