

## UHF/VHF

## PLO 仕様書

## 1. 概要

本製品は PLL コントローラ内蔵の PLL 発振器モジュールです。  
PLL 設定データを、ご指定の発振周波数に設定してあります。  
基準発振器は内蔵しておりません。

## 2. 型名及び周波数

FSK-PLO 925MHz

## 3. 一般規格

標準試験条件 標準試験状態は  $25 \pm 5$  相対湿度  $65 \pm 10\%$  とします。

- 外観及び形状
- 1 外観及び形状 ... 外形図による。
  - 2 外観 ... 変形、キズ、汚れがないこと
- その他の規格
- 1 保存温度 ... -  $40 \sim +85$
  - 2 動作温度範囲 ... -  $20 \sim +70$

## 4. 電気的特性

項目	略号	規格	端子 No.
電源電圧(VCO 部)	Vcc	$5.0 \pm 0.2V$	6
電源電圧(PLL 部)	Vdd	$5.0 \pm 0.2V$	8
発振周波数	RF OUT	925MHz	7
出力レベル		+5dBm $\pm$ 2dB	
位相雑音		- 75dBc/Hz 以下@1kHz offset - 100dBc/Hz 以下@10kHz offset - 120dBc/Hz 以下@100kHz offset	
基準発振周波数入力	REF INPUT	発振周波数: 10MHz 入力レベル: 0 ~ +10dBm(50 )	1
高調波スプリアス		- 15dBc 以下(2次、3次高調波)	
その他のスプリアス		- 65dBc 以下	
消費電流		Vcc 部: 20mA 以下 Vdd 部: 15mA 以下	
Vt モニター	Vt MON	VCO の制御電圧監視出力(50k )	2
Lock Det	Lock Det	PLL の同期状態監視(同期時 H)	10

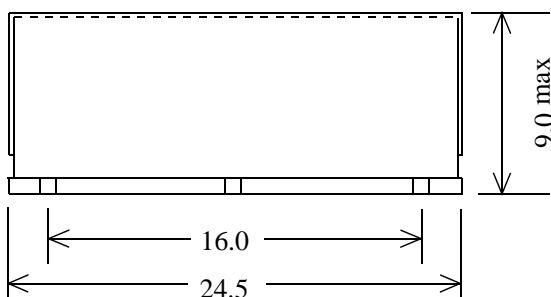
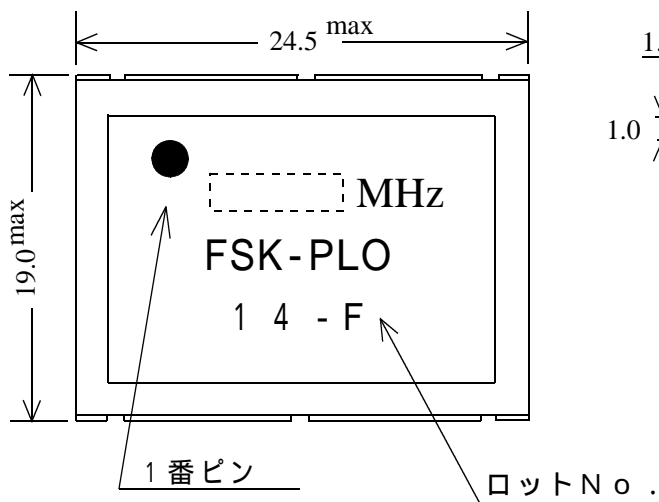
記号	変更内容	作図	承認	品名	発行日	2016.8.25
----	------	----	----	----	-----	-----------

FSK - PLO  
350MHz  
仕様書

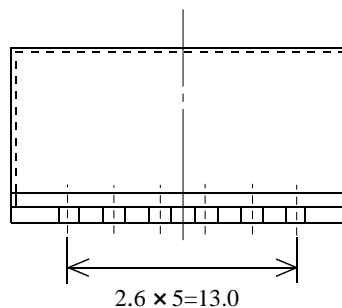
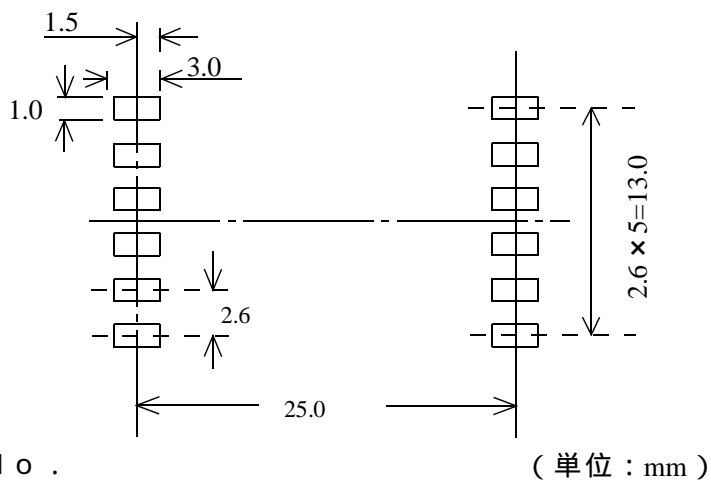
SA4 - 0742

# FSK - PLO ( w b s ) 外觀図

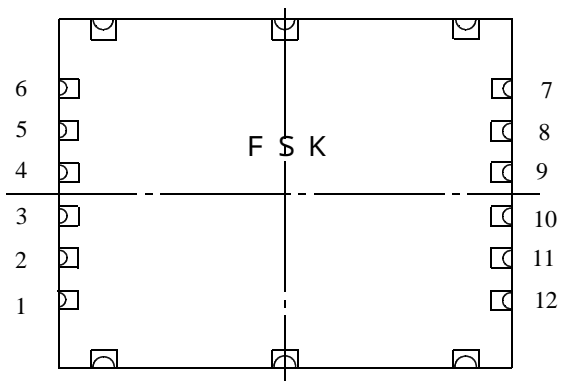
## 1) 外觀及び寸法図



## 2) 推奨パッド



## 3) 端子番号



- 1: REF INPUT      7: RF OUT
- 2: Vt MON          8: Vdd (PLL&PIC)
- 3: GND              9: GND
- 4: GND              10: Lock Det
- 5: GND              11: GND
- 6: Vcc(VCO)        12: GND

### 注1 . ロットNo.

14: 2014 (下2桁を表示)

A : 1月 B : 2月 C : 3月 D : 4月

E : 5月 F : 6月 G : 7月 H : 8月

I : 9月 J : 10月 K : 11月 L : 12月

### 注2

発振周波数表記は個別仕様書による。

1	2014.6.16	FSK-PLO外觀図	(株)FSKエレクトロ		
2	2016.3.03 1 番ピン表示追加		OA4 - 0476		
			承認	査閲	担当
			小川		